

SPONSORED
BY



 **ELECTRA IC**
Design & Verification

Sayısal Tasarım ve VHDL Eğitimi

 **4 Hafta**



electraic



www.electraic.com



trainings@electraic.com



+90 216 912 0167

Eđitim Programı

Hafta	Program
1	Sayısal Tasarıma Giriş ve VHDL Eđitimi
2	VHDL ile RTL Tasarım
3	VHDL ile RTL Doğrulama
4	RTL Doğrulama ve FPGA kartı üzerinde testler Deđerlendirme

Sayısal Tasarım ve VHDL Eđitimi; sayısal tasarıma ilgi duyan, yeni mezun veya bu alanda becerilerini geliřtirmek isteyen mühendislerimize yönelik hazırlanmış bir kurstur. Kursiyerlerimiz uygulamalı atölye çalışmalarıyla, genellikle öğrenmesi aylarca süren sayısal tasarım tekniklerini yoğunlaştırılmış bu kursumuzda kısa süre içinde öğrenmektedirler.

Neler Öğreneceđim?

Digital Design Basics
Synchronous Design
Digital Design Technologies
Design Practices
Common Functions
Arithmetic Structures
Outside the Synchronous World
Finite State Machines
IP Blocks
FPGA Design Flow
Design Entities
Processes
Synthesising Combinational Logic

Types
Synthesis of Arithmetic
Synthesising Sequential Logic
FSM Synthesis
Memories
Basic TEXTIO
Managing Hierarchical Designs
Parameterised Design Entities
Procedural Testbenches
Text-File-Based Testbenches
Gate Level Simulation



electraic



www.electraic.com



trainings@electraic.com



+90 216 912 0167

